

# EG27322 芯片数据手册

单通道 8A 高速低侧驱动芯片

版本号	日期	描述
V1.0	2023 年 12 月 10 日	EG27322 数据手册初稿

## 目 录

1. 特性 .....	1
2. 描述 .....	1
3. 应用领域 .....	1
4. 引脚 .....	2
4.1 引脚定义 .....	2
4.2 引脚描述 .....	2
5. 内部电路图 .....	3
6. 典型应用电路 .....	4
7. 电气特性 .....	4
7.1 最大额定值 .....	4
7.2 典型参数 .....	5
7.3 开关时间波形图 .....	6
7.4 输入输出逻辑 .....	6
8. 应用信息 .....	7
8.1 应用说明 .....	7
8.2 布局指南 .....	7
8.3 布局示例 .....	8
9. 封装尺寸 .....	9
9.1 SOP8 封装尺寸 .....	9

# EG27322 芯片数据手册 V1.0

## 1. 特性

---

- VDD 电压范围 5V-25V
- 逻辑输入电压范围宽-6V-25V
- VDD 欠压保护
- 输出电流能力  $I_{O+/-}$  9A/8A
- 输入输出延时短
- 输出上升下降沿时间短
- 输入悬空时，输出低电平
- 封装形式：SOP8

## 2. 描述

---

EG27322 是一款高性价比高速单路驱动专用芯片，内部集成了逻辑信号输入处理电路、电平位移电路、输出驱动电路，用于电机控制器、太阳能逆变电源、开关电源、变压器中的驱动电路。

EG27322 的电源电压范围宽 5V~25V，静态功耗小于 200uA。该芯片输入通道 IN 内建了一个 400K 下拉电阻；输入悬空时，OUTA 高阻态，OUTB 输出为低电平。输出电流能力  $I_{O+/-}$  9A/8A；采用 SOP8 封装。

## 3. 应用领域

---

- 逆变器
- 开关电源
- DCDC 转换器
- 马达控制
- 太阳能控制器
- 驱动变压器
- GaN 等驱动

## 4. 引脚

### 4.1 引脚定义

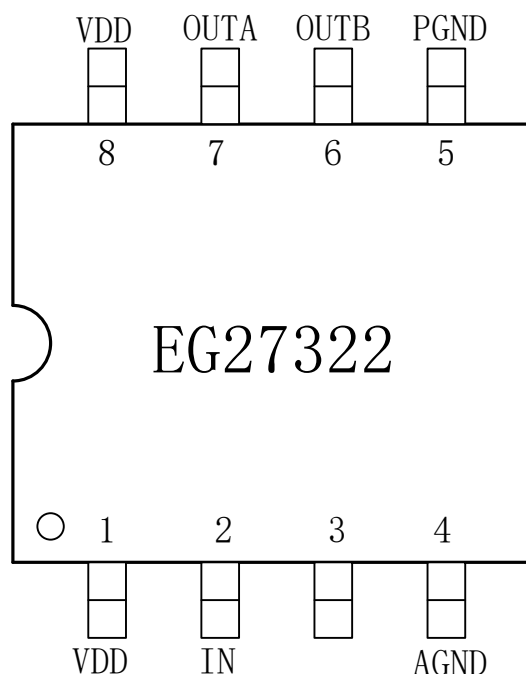


图 4-1. EG27322 管脚定义

### 4.2 引脚描述

引脚序号	引脚名称	I/O	描述
1	VDD	power	芯片电源
2	IN	I	逻辑输入控制信号，控制功率管的导通与截止 “0” 是关闭功率管 “1” 是打开功率管
3			悬空
4	AGND	GND	输入信号地
5	PGND	GND	功率地
6	OUTB	O	驱动输出吸入端, 能吸入 8A 的灌电流输出能力
7	OUTA	O	驱动输出源出端, 能源出 9A 的拉电流输出能力
8	VDD	power	芯片电源

## 5. 内部电路图

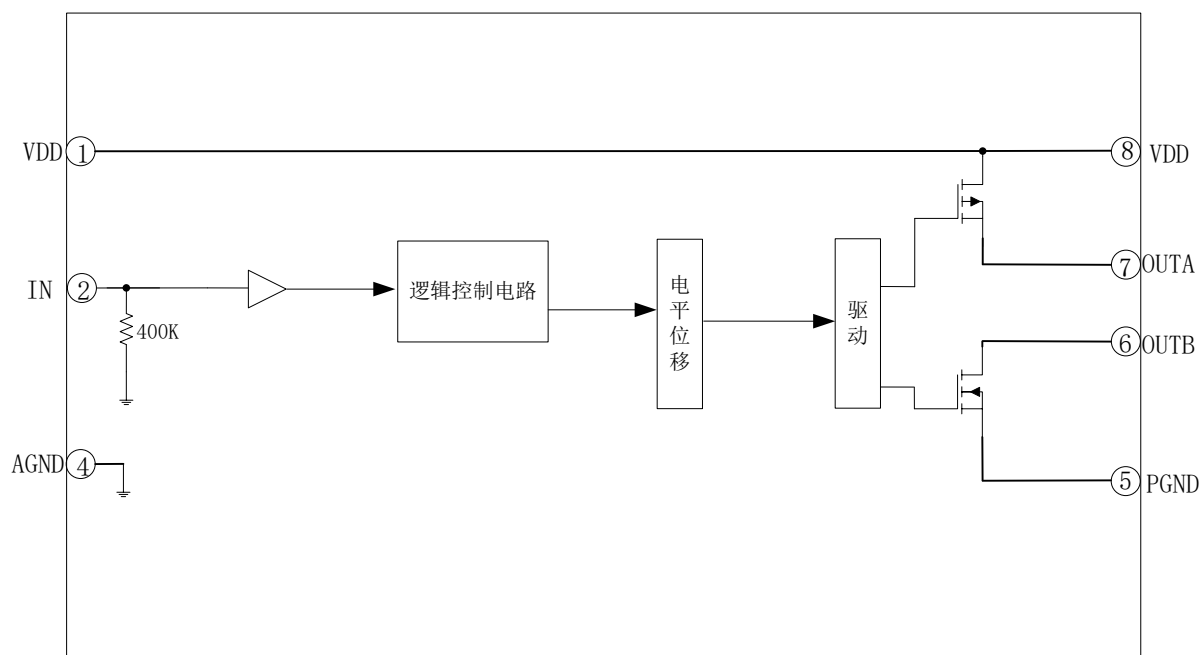


图 5-1. EG27322 内部电路图

## 6. 典型应用电路

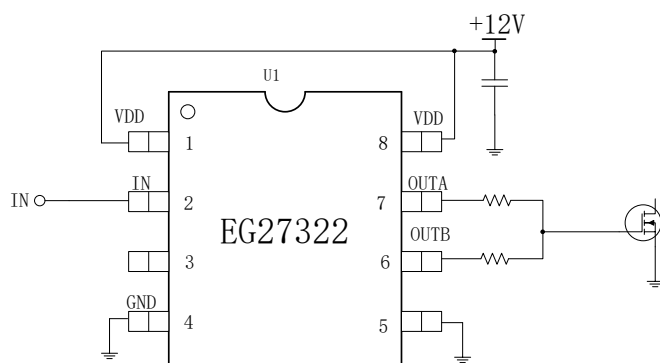


图 6-1. EG27322 典型应用电路图

## 7. 电气特性

### 7.1 最大额定值

无另外说明，在  $T_A=25^{\circ}\text{C}$  条件下

符号	参数名称	测试条件	最小	最大	单位
OUTA、OUTB	输出	—	-0.3	$V_{DD}+0.3$	V
VDD	电源	—	-0.3	25	V
IN	逻辑信号输入电平	—	-6	25	V
$T_A$	环境温度	—	-45	125	$^{\circ}\text{C}$
$T_{str}$	储存温度	—	-55	150	$^{\circ}\text{C}$
TL	焊接温度	$T=10\text{S}$	—	300	$^{\circ}\text{C}$

注：超出所列的极限参数可能导致芯片内部永久性损坏，在极限的条件长时间运行会影响芯片的可靠性。

## 7.2 典型参数

无另外说明, 在  $T_A=25^{\circ}\text{C}$ ,  $V_{CC}=14\text{V}$ , OUTA、OUTB 短路, 负载电容  $C_L=1\text{nF}$  条件下

参数名称	符号	测试条件	最小	典型	最大	单位
电源	VDD	—	5	12	25	V
静态电流	I <sub>dd</sub>	输入悬空, $V_{CC}=14\text{V}$	100	190	300	uA
VDD 欠压保护						
VDD 开启电压	V <sub>on</sub>			4.5		V
VDD 关闭电压	V <sub>off</sub>			4.1		V
迟滞电压	VDD_H			0.4		V
输入端口 INA、INB						
输入型号高电平	V <sub>in_H</sub>		2.2	2.5	2.8	V
输入信号低电位	V <sub>in_L</sub>		1.4	1.6	1.8	V
输入迟滞	V <sub>in_HYS</sub>		—	0.9	—	V
输入端口 EN						
输入型号高电平	V <sub>en_H</sub>		2.2	2.5	2.8	V
输入信号低电位	V <sub>en_L</sub>		1.4	1.6	1.8	V
输入迟滞	V <sub>en_HYS</sub>		—	0.9	—	V
输出 OUTA、OUTB 开关时间特性						
开延时	T <sub>on</sub>	见图 7-1	—	28	—	nS
关延时	T <sub>off</sub>	见图 7-1	—	30	—	nS
上升时间	T <sub>r</sub>	见图 7-1	—	10	—	nS
下降时间	T <sub>f</sub>	见图 7-1	—	14	—	nS
输出 OUTA、OUTB						
输出拉电流	I <sub>O+</sub>	V <sub>O</sub> =0V, V <sub>IN</sub> =V <sub>IH</sub> PW≤10uS	—	9	—	A
输出灌电流	I <sub>O-</sub>	V <sub>O</sub> =14V, V <sub>IN</sub> =V <sub>IL</sub> PW≤10uS	—	8	—	A
输出高电平	V <sub>OH</sub>	I <sub>OUT</sub> =-10mA	13.9			V
输出低电平	V <sub>OL</sub>	I <sub>OUT</sub> =10mA			0.1	V
输出上拉电阻	R <sub>OH</sub>	I <sub>OUT</sub> =-10mA		2.5		Ω
输出下拉电阻	R <sub>OL</sub>	I <sub>OUT</sub> =10mA		0.25		Ω



### 7.3 开关时间波形图

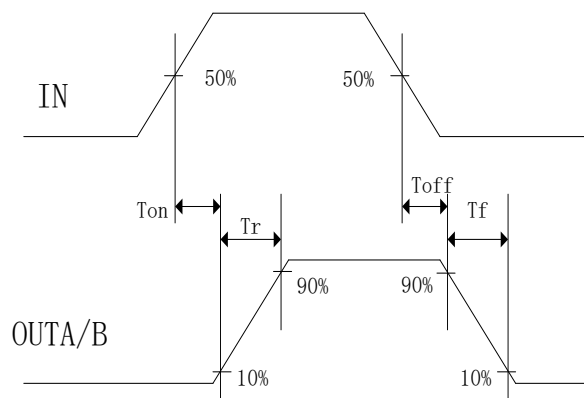


图 7-1. 输出 LO 开关时间波形图图

### 7.4 输入输出逻辑

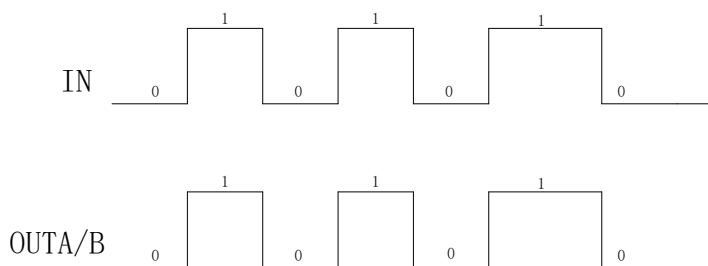


图7-2. 输入信号和输出信号逻辑功能图

输入信号和输出信号逻辑真值表：

输入		输出	
输入、输出逻辑			
IN		OUTA	OUTB
0		0	0
1		1	1

从真值表可知，IN 输入为 0，OUTA、OUTB 输出为低电平；IN 输入为 1，OUTA、OUTB 输出为高电平。

## 8. 应用信息

### 8.1 应用说明

在开关电源应用中，由于各种原因需要高电流栅极驱动设备。为了实现功率设备的快速切换并减少相关的切换功率损失，强大的栅极驱动芯片可以在控制设备的 PWM 输出和功率半导体设备的栅极之间使用。当 PWM 控制器无法直接驱动功率器件，这时栅极驱动芯片就变得不可或缺。随着数字电源的出现，这种情况将经常发生，因为来自数字控制器的 PWM 信号通常是 3.3V 的逻辑信号，这不足以有效地打开一个功率开关。需要一个电平移位电路将 3.3V 的信号提升到栅极驱动电压（如 12 V），以完全打开功率管并最小化导通损耗。基于 NPN/PNP 双极晶体管的传统缓冲驱动电路在图腾柱配置中，由于它们缺乏电平转换能力，因此在数字电源中使用是不够的。栅极驱动芯片有效地结合了电平移位和缓冲驱动功能。总的来说，栅极驱动芯片是开关电源中极其重要的组件，它结合了高性能、低成本、组件数量少、板空间减少和简化系统设计的优点。

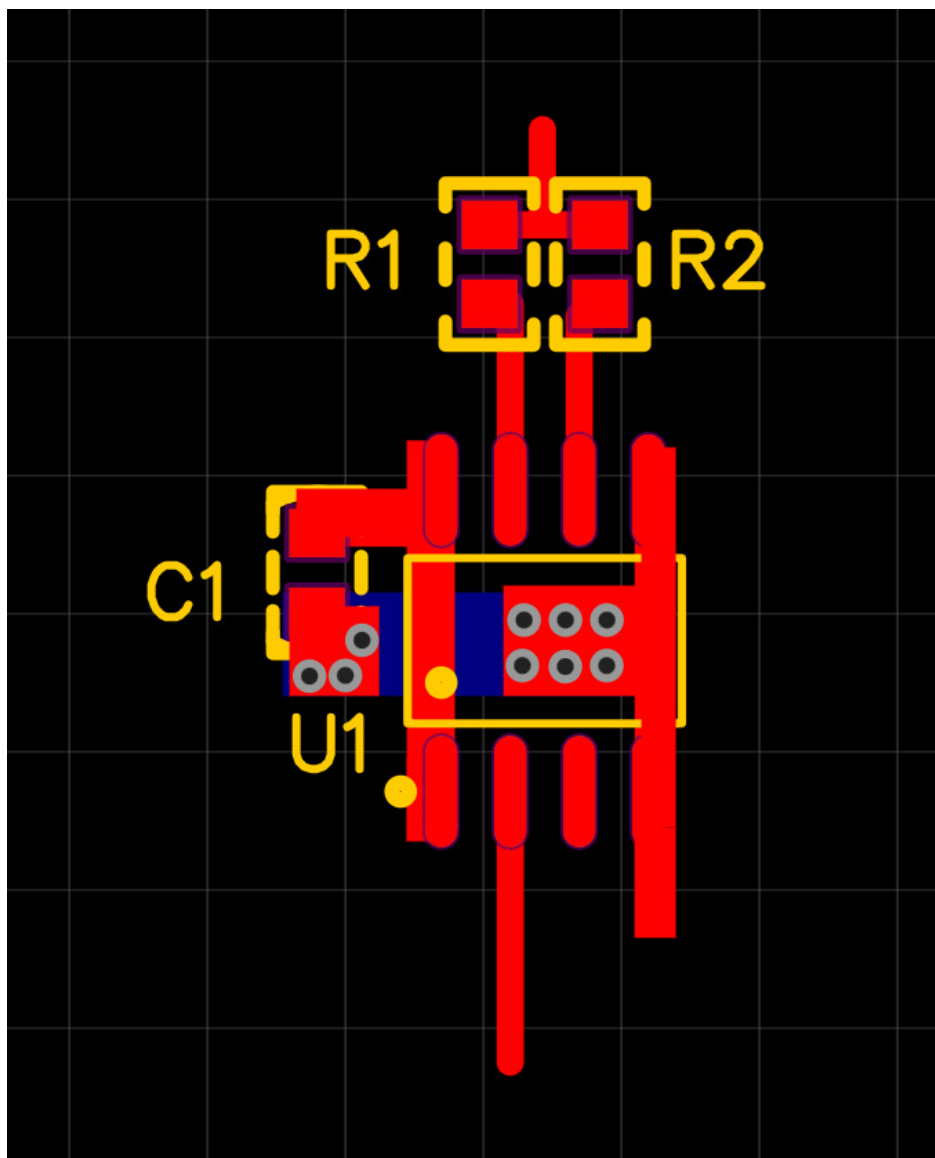
### 8.2 布局指南

在大电流快速开关电路中，正确的 PCB 布局非常重要，可以提供设计的稳定性。EG27322 栅极驱动芯片有较短的传播延迟和强大的输出级电流，有较小的上升沿和下降沿时间。在较高的 VDD 电压下，峰值电流能力甚至更高（8A 峰值电流在 VDD=14V 时）。如果没有很好地控制走线长度和阻抗，非常高的  $di/dt$  则会发生不可接受的振铃。在使用这些高速驱动芯片进行设计时，推荐使用以下电路布局指南。

- 将驱动芯片尽可能靠近功率器件，以减小输出引脚和功率器件栅极之间的大电流走线长度。
- 将 VDD 旁路电容器尽可能靠近驱动芯片，并且走线长度最短，以提高噪声过滤效果。这些电容器支持在打开功率器件时从 VDD 中抽取的高峰值电流。推荐使用低电感的贴片电容器。
- 应尽可能减小开启和关闭电流环路路径（驱动芯片、功率器件和 VDD 旁路电容器），以保持最小的寄生电感。在功率管开启和关闭瞬态期间，会产生高  $di/dt$ ，这将在驱动芯片的输出引脚和功率器件的栅极上引起显著的电压尖峰。
- 在可能的地方，将电流输入跟输出走线并行，利用磁通消除。
- 分开电源走线和信号走线，如输出和输入信号。
- 星形接地是减少从一个电流环路耦合到另一个电流环路噪声的好方法。驱动芯片的 GND 应该在一个单一点连接到其他电路节点，如功率 MOSFET 的源、PWM 控制器的地等。连接路径应尽可能短，以减小电感，并尽可能宽，以减小电阻。

- 使用接地层提供噪声屏蔽。在 OUT 处的快速上升和下降时间可能会干扰输入信号。接地层不能是任何电流环路的导电路径。相反，接地层必须通过一个单一的走线连接到星点，以建立接地电位。除了噪声屏蔽外，接地层也可以帮助散热。

### 8.3 布局示例



## 9. 封装尺寸

### 9.1 SOP8 封装尺寸

